



UNIVERSIDADE FEDERAL DE ITAJUBÁ-UNIFEI
PRÓ-REITORIA DE PESQUISA E PÓS GRADUAÇÃO-PRPPG

RELAÇÃO DE PEDIDOS:
EDITAL PROEQUIPAMENTOS -2010

Informações : Profa. Maria Virginia Gelfuso-IEM
R: 1214 – mvgelfuso@gmail.com

AGOSTO/2011

Interessado: Laboratório de Eletroreologia (ICE/DFQ).

ÍTEM	ESPECIFICAÇÃO	No. Patrimônio	Localização
01	<p>Cela Eletroreologia para cilindros concêntricos, C-PTD200/E. – Controle de Temperatura por Sistema Peltier. – Faixa de Temperatura: -20°C a 200°C, - Faixa de Tensão: 0 to 12. - 500 V/DC</p> <p><u>Acessórios:</u></p> <p>-Placa inferior com controle de temperatura por Peltier (Ø 80 mm), P-PTD200/80/I, - para geometrias de medição cone/placa e placas paralelas, - faixa de temperatura: - 40 a 200°C, - Material Aço Inox</p> <p>-Prato de medição PP50 D:50 mm, - Diâmetro: 50 mm, - Volume de amostra: 2 mL (“gap” = 1 mm)</p> <p>-Cone de medição CP 50-1, - Diâmetro: 50 mm, - Ângulo: 1 grau, - Volume de amostra: 0,6 mL.</p>	11 280 04 00186 05 AA	Lab.Eletroreologia. (ICE/DFQ)

Interessado: Grupo de Microeletrônica (IESTI)

ÍTEM	ESPECIFICAÇÃO	No. Patrimônio	Localização
01	Osciloscópio Tektronix de 200Mhz, 04 canais isolados, tela colorida, teclas com iluminação, próprio para medição flutuante (circuitos não aterrados), 6h de bateria.	11 280 16 00441 04 AA	Grupo de Microeletrônica (IESTI)
02	Analisador lógico Tektronix de 34 canais com:	11 280 02 00126 03 AA	Grupo de Microeletrônica (IESTI)
03	Osciloscópio Tektronix – 1GHz, 04 canais + 16 digitais modelo MSO4104	11 280 16 00440 06 AA	Grupo de Microeletrônica (IESTI)
04	Gerador Tektronix, 01 canal, 240 MHz, modelo AFG3251	11 280 27 00702 11 AA	Grupo de Microeletrônica (IESTI)

Interessado: Grupo de Microeletrônica (IESTI)

05	<p>Kit de desenvolvimento com as seguintes especificações:</p> <p>a) FPGA Xilinx Spartan-3 A;</p> <p>b) oscilador de cristal on board de 50 MHz;</p> <p>c) slot para clock oexterno;</p> <p>d) memórias de 4 Mbit Flash PROM, 32Mbit parallel Flasch, 2-16 Mbit SPI Flash devices;</p> <p>e) dispositivos de interface analógicos: conversor 4-channel D/A, amplificador de sinal; f) conectores e interfaces: Ethernet 10/100 PHY, JTAG USB dowload port, 2 portas seriais 9-pin RS-231, porta mouse/keyboard OS/2-STYLE, CONECTOR vga 15-pinos com capacidade de 4.096 cores; 1 conector de expansão FX2 100-pinos e 2 de 6-pinos Stereo mini-jack para áudio PWM, Rotary/push Button function switch, 8 individual LED outuputs, 4 slider switches, 4 push-button switches;</p> <p>g) display de 16 caracteres, 2-line LCD;</p> <p>h) power supply 110-240, 50/60 Hz com adaptador universal;</p> <p>i) cabo de programação;</p> <p>j) software ISE WebPACK e ISE Foundation;</p> <p>k) quicstart guide (Xilinx Spartan-3 A – Part Number: HW-SPAR3A-SK-UNI-G – http://www.xilinx.com/products/devkits/HW-spar3!-SK-UNI-G.htm) .</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)
06	<p>Kit de desenvolvimento com: processador com arquitetura ARM CórteX TM-A8, 512 Mb memória, 4 portas USB 2.0, Ethernet 10/100, interfaces DVI-D, S-vídeo, áudio stereo out/in, microSD, JTAG, com suporte para o sistema operacional Linux (Beagle board-xM – US\$ 179,00 – http://beagleboard.org/ e http://beagleboard.org/hardware)</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)
07	<p>Kit de desenvolvimento para embarcar sistemas operacionais com as seguintes especificações: 1) processador 720MHz RISC, 32 bits, com: DSP, 3 canais I2C, 4 canais McSPI, 3 canais UART, 2 portas USB, 12 Timers 32-Bit de propósito geral e 2 timers de 32-Bit para watchdog integrados ao chip do processador; 2) Memória RAM 128Mbyte DDR SDRAM e Flash com 128MByte; 3) Periféricos na placa: USB OTG; Ethernet; Câmera; Áudio; SD/MMC; Keyboard; Jtag; Suporte para TFT LCD 24-bit; VI-D; saída de TV S- Vídeo; 4) Suporte à Linux2.6 e WinCE 6.0; 5) Acessórios: LCD de 7" LCD (Touch panel): SD card 512MB; Cabo serial 9IDC10-to-DB9); adaptador de energia 5V@2A; Touch Pen; cabo USB (Macho para macho mini-B); cabo USB (Fêmea para Macho mini-A); USB HUB; cabo Cross Ethernet; cabo HDMI to DVI-D; cabo S-Vídeo; (DevKit8000 – Modelo T6010076 (configuração completa [T6010075] + LCD DE 7") – http://www.embedinfo.com/English/Product/devkit8000.asp ou http://microcontrollershop.com/product_info.php?products_id=3480)</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)

08	<p>Kit de desenvolvimento para sistemas embarcados com as especificações: 1) Periféricos na placa: display de LCD 16 caracteres por 2 linhas com backlight, 4 displays de led de 7 segmentos, multiplexados, teclado em arranjo matricial de 4 x 4 teclas, comunicação RS485, Speaker alimentado por saída PWM, duas saídas SCIs com conector D89, dois conversores DAC 10-bit para testes de SPI, relógio de tempo real ligado através de protocolo 12C com bateria reserva, sensor de temperatura; 2) Processador arquitetura Von Newmman, 16 bits com: 3 SPIs, 2 SCIs, 2 CANs, 12C interface, 8 16-bit timers, 8 PWMs, 16-channel 10-bit A/D converter, 89 I/O-Pins; 3) Acessórios: conector BDM compatível com diversas placas para propósito de debugger e programação conector DC para alimentação externa, cabo RS 232 para conexão com porta serial do PC, conversor USB-Serial capaz de realizar debug/gravação da placa; 4) Circuitos de interface para memória SD e câmera VGA (Dragon 12 – part Number DRAGON12P-USP + SDVGA – http://www.evbplus.com;dragon12_hc12_68hc12_9s12_hcs12.html)</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)
09	<p>Kit de desenvolvimento com arquitetura PIC18F4550, com as seguintes características: a) 1 gravador ICD2BR; b) 1 placa soquete; c) 1 cabo de interligação; d) 1 cabo serial DB-9; e) 1 cabo USB; f) 1 placa McLab2 com PIC18f4550; g) 1 fonte de alimentação full range; h) 1 apostila 18F/C com teoria e exemplos; i) 1 CD com manual do gravador ICD2BR, da McLab2, exemplos, C18 – versão estudante e MpLab. (Método 4 com placa McLab2 http://www.labtools.com.br/index.asp?area=21&subarea=c&idioma=por&script=produtos&prod=1019 [especificação da placa McLab2: http://www.labtools.com.br/index.asp?area=21&subarea=b&idioma=por&script=produtos&prod=919])</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)
10	<p>Kit de desenvolvimento com arquitetura dsPIC1.0 (33FJ64), com as seguintes características: a) 1 gravador ICD2BR; b) 1 placa soquete; c) 1 cabo de interligação; d) 1 cabo USB; e) 1 cabo serial DB-9, f) 1 placa McBoard dsPIC1.0 (33FJ64) (contendo: Microcontrolador dsPIC33FJ64; LCD alfanumérico; Teclas e leds (4 convencionais e 1 RGB); Buzzer; Memória serial EEPROM 24WC256; Sensor de temperatura LM75A; Aquecedor; Comunicação: RS232 (x2), RS485, I2C (x2), SPI, CAN, USB, Ethernet; Conversos A/D; 2 conectores de expansão com 40 I/O cada; Conector com 16 saídas bufferizadas; Conector JTag; Entrada e saída de áudio; Botão de reset manual); g) 1 fonte de alimentação full range; h) 1 apostila dsPIC com teoria e exemplos; i) 1 CD com manual do gravador ICD2BR, da Mcboard dsPIC1.0 (33FJ64), exemplos, C30 – versão estudante e MpLab. (Método dsPIC com placa Mcboard dsPIC1.0-http://labtools.com.br/index.asp?area=21&subarea=c7&idioma=por&script=produtos&prod=1227 [especificação da placa McBoard dsPIC: http://www.labtools.com.br/index.asp?area=21&subarea=b&idioma=por&script=produtos&prod=926])</p>	Não levam numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)

Interessado: Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)

ÍTEM	ESPECIFICAÇÃO	No. Patrimônio	Localização
01	Servidor para armazenamento e análise de dados, simulação e condução de pesquisas teórica em Computação, com as seguintes características: processador de 4 núcleos, cachê de 8 MB, 2,93 GHz, memória RAM de 8 Gb, HD de 1 Tb, placas de rede dual-port Giga, DVD-RW, teclado, monitor LCD 19" (Dell- http://configure Dell.com/dellstore/config.aspx?c=br&cs=brbsd1&l=PT&oc=BPT110gpt&s=b	Não tem numeração de patrimônio	Grupo de Pesquisas em Eng. de Sistemas e de Computação-GPESC (IESTI)